

1. 基本情報

社名	日本シノプシス合同会社 (Nihon Synopsys G.K.)
住所	東京都世田谷区玉川2-21-1 二子玉川ライズ・オフィス 15階
受入担当	日本シノプシス インターンシップチーム
連絡先	E-mail : gakusei@synopsys.com

2. 会社概要

従業員数	290名 (日本法人) / 約14,000名 (Worldwide) 2019年度末
設立	1986年12月 (Synopsys, Inc.)
代表者名	社長 職務執行者 藤井 公雄
事業規模	売上高 33.6 億ドル (グループ連結/2019年度末) NASDAQ上場 ※14期連続黒字
事業内容	<ul style="list-style-type: none"> •ASIC/システムオンチップ(システムLSI)/メモリー等の半導体の設計/検証ツール (EDA : Electronic Design Automation) およびIP (再利用可能な設計済み半導体回路) の開発、販売、保守ならびに設計コンサルティング業務 •ソフトウェア開発において、高い品質とセキュリティを高効率で実現するための技術とツールの販売、保守ならびにコンサルティング業務

3. 就業条件

受入人数	8-12名程度 (2022年3月に高専、大学、大学院 (修士/博士) を卒業見込みの方)
開催方法	オンライン (COVID-19対策のため)
開催日時	2021年1月7日(木) 13:00 - 16:30
応募要件	<p>《以下のうち、いずれかの要件を満たすこと》</p> <ol style="list-style-type: none"> 1. Verilog HDL等を使用した、論理回路設計/検証経験がある 2. プログラミング言語 (C,C++,Perl, Tcl, Bash, php等) を使用したプログラム経験がある 3. 電子回路 (トランジスタを用いた増幅回路や組み合わせ論理回路等) の基礎知識がある 4. 組み込みシステム (OS、マイコンプログラミング等) の基礎知識がある <p>※Windows/Office、Unixの基本オペレーションで支障の無いこと、コンピューターハードウェアの仕組みに興味があることが大前提です。</p>
応募方法	<p>日本シノプシス採用情報ページよりエントリーシートをダウンロードし、gakusei@synopsys.comまで送付して下さい。</p> <p>URL: https://www.synopsys.com/ja-jp/japan/careers.html</p> <p>書類審査後、必要に応じてメールによる質疑応答を行い、12月25日までに参加者を決定します。</p>
応募締切	2020年12月20日(日) ※ リクナビ、キャリアスUC 掲載中

4. プログラム内容

テーマ	シノプシスの企業理念、カルチャーに触れ、情報社会イノベーションの根幹を担う最先端の業務内容を理解する。
プログラム詳細 *内容は変更になる場合があります。	<ol style="list-style-type: none"> (1) 会社概要 (2) 業務内容紹介 <ol style="list-style-type: none"> 1.設計 (Digital ImplementationおよびAnalog Mixed Signal) 2.検証 3.TCAD (3) 先輩社員からのメッセージ (4) 参加者自己紹介・ディスカッション (5) 社員との座談会