



お知らせ

人とくるまのテクノロジー展2012出展のお知らせ



【会期】 2012年5月23日(水)-25日(金)
【場所】 パシフィコ横浜
【主催】 公益社団法人 自動車技術会

自動車業界最大級の展示会「人とくるまのテクノロジー展2012」では、多くのお客様にシノプシス製品を知っていただくため、National Instruments (NI)社のブースにて、パートナー展示を行います。車載機器向けチップの設計に有効な仮想プラットフォーム設計 / 検証ソリューションや、最新FPGAラビッド・プロトタイピング・ボードHAPSをご紹介します。

Embedded Technology (ET) WEST 2012 出展のお知らせ



【会期】 2012年6月14日(木)-15日(金)
【場所】 インテックス大阪
【主催】 社団法人 組込みシステム技術協会

今年も組込みシステム技術にフォーカスした専門技術展示会「Embedded Technology West 2012」に出展いたします。シノプシス・ブースでは、車載 / モバイル / コンシューマ機器向けチップのRTLや試作が完成する遙か前の段階で、ハードウェアのソフトウェア・モデルを用いてチップを構成し、開発時間を大幅に短縮できる仮想プロトタイプ環境バーチャル・プラットフォームや、SoC開発コスト削減に有効なFPGAベースのプロトタイピング手法HAPSなど、最新のシステムレベル設計 / 検証ソリューションをご紹介します。

ワイヤレス・テクノロジー・パーク(WTP)2012 出展のお知らせ



【会期】 2012年7月5日(木)-6日(金)
【場所】 パシフィコ横浜 ホールA
【主催】 独立行政法人 情報通信研究機構(NICT)
YRP研究開発推進協会
YRPアカデミア交流ネットワーク

シノプシスは今年も無線通信技術・研究開発の専門展示会「ワイヤレス・テクノロジー・パーク2012」に出展いたします。ブースでは、次世代移動通信端末やLTE機器の設計を強力にサポートする仮想プラットフォーム設計 / 検証ソリューションを、多彩なデモやプレゼンテーションを通じてご紹介いたします。

皆様のご来場を心よりお待ちしております。

ご報告

ハードウェア・プロトタイピング・セミナー
開催のご報告

2011年11月25日(金)、弊社大阪オフィスにて、SoC開発におけるシステム全体のプロトタイピングやIPの開発、検証に携わっていらっしゃる設計者の方を対象に、シノプシスの最新FPGAラビッド・プロトタイピング・ボードHAPSを中心としたハードウェア・プロトタイピング・セミナーを開催しました。【ハードウェア・セクション】では、シノプシスのFPGAベース・プロトタイピング製品の概要、最新プロトタイピング設計手法をご説明した後、HAPS-64を使用した実機デモンストレーションを行い、HAPSとホスト間的高速アクセスを可能にしたUMRBus(Universal Multi Resource Bus)を用いたプロトタイピング手法を実際にご覧いただきました。また、【ソフトウェア・セクション】では、システムレベル検証について、ならびに、プロトタイピングおよびデバッグ手法のノウハウについて解説を行いました。

TSMC 2011 Technology Symposium出展のご報告

2011年11月28日(月)、横浜で開催されたTSMC 2011 Technology Symposiumにて、シノプシスはDesignWareIPの展示を行いました。シノプシスのDesignWareIPは、TSMCの180-28nmプロセスにおいて最新のGalaxy-based IC デザイン・ソリューションを提供しています。



FPGAカンファレンス2011出展のご報告

2011年10月より2012年1月にかけて、大阪、福岡、東京の3都市でFPGAカンファレンス2011が開催されました。シノプシスは最新FPGAラビッド・プロトタイピング・ボードHAPSの展示を行うとともに、出展者セミナーにおいて「FPGAを使用したSoCデザイン検証環境の実現~FPMMによるFPGAプロトタイピング手法のノウハウ」と題し、FPMM(FPGA Prototyping Methodology Manual)とは何か、プロトタイピング・ボードを利用するメリット、FPMMの活用法についてプレゼンテーションを行いました。

FPMM半日ワークショップ開催のご報告

2012年1月19日(木)、20日(金)に弊社東京本社にて、1月24日(火)に大阪オフィスにて、FPMM半日ワークショップを開催いたしました。FPMMは、FPGAベース・プロトタイピングに必要とされるあらゆる技術情報を網羅した業界初の書籍です。本ワークショップでは、FPMM著者によるキーノートスピーチ、パートナー企業様による事例紹介のご講演をお聴きいただいた後、FPMM Hands-on Lab(演習)にて、実際にシノプシスのソフトウェアを用いてFPGAボードを操作しながら、例題に基づいて実践的テクニックを体験していただきました。また、会場内ではパートナー企業様による最新FPGAボードのデモ展示を自由にご覧になっていただきながら、リラックスした雰囲気の中で、活発に意見交換が行われました。

UPF 1-Dayワークショップ開催のご報告

2012年2月から3月にかけて、5回にわたり弊社東京本社および大阪オフィスにて、UPF(Unified Power Format)の適用を検討されているお客様を対象に、UPFワークショップを開催いたしました。本ワークショップは、UPFフローやそのフォーマット自体をご理解いただくことを目的としたトレーニングとして実施いたしました。UPFの概要をご説明させていただいた後、UPFの各コマンドの意味や定義について詳細を解説いたしました。また、講習の後実施しました演習では、UPFの作成ならびにDesign Compiler / MVRCを利用したUPFのデバッグを実際に体験していただきました。

大変多くのお客様にご参加いただき、盛況のうちに終えることができました。心より御礼申し上げます。