

The image features a purple banner on the left side with white text. The background is a photograph of a modern glass-walled building with the Synopsys logo on top, set against a clear blue sky and green trees.

SYNOPSYS®

日本シノプシス

2028年卒/既卒

夏期仕事体験プログラム募集要項

仕事体験プログラム募集要項

応募コース

- 【1】アーキテクチャ設計・検証コース (ASICデザイン エンジニア)
- 【2】デジタル設計・検証コース (CSGアプリケーション エンジニア)
- 【3】ソフトウェア開発・研究コース (R&Dエンジニア)

実施場所・開催形式

日本シノプシス東京本社（二子玉川）での実習体験

応募対象卒業年度

2028年に高専、大学、大学院（修士/博士）を卒業見込みの方

仕事体験プログラム募集定員 各コース 10～15名

仕事体験プログラム募集要項

応募方法

本Careersページよりエントリーをお待ちしています。

※ご記載いただいた個人情報は、本イベント以外の目的には使用いたしません。

仕事体験実施日と応募締切日は各部門の募集要項に記載しています。

その他

- 昼食支給、交通費支給(上限あり)、宿泊費支給(上限あり)。

※当日移動での参加が難しい遠方の場合、各自の手配後、金額を申請/当日領収書を提出頂きます。

- ご参加にあたり保険へのご加入をお願いしています。※任意
- 当日の服装はオフィスカジュアルを推奨しています。

全職種共通 必須要件

1. 2028年卒の高専学生・大学生・大学院生
2. 日本語が母国語でない場合、日本語検定N2レベル以上

【1】アーキテクチャ設計・検証コース(ASICデザイン エンジニア)

開催日時 2026年8月24日(月)～8月25日(火) 10:00～18:00

*2日間コースのため全行程の参加をお願いします。

応募締切 2026年8月12日(水)

応募要件

数学、物理、化学などの自然科学領域や、電気・電子工学、計算機工学などの工学領域のいずれかを履修された方で、以下の応用分野を専攻している、もしくは深い関心がある方。

- ・プログラミング言語、スクリプト言語(C、C++、Pythonなど。どれかひとつでも可)
- ・電子回路(論理回路、FPGAやLSIの設計検証フロー、Verilog-HDL等による回路記述・検証)
- ・組み込みシステム(OS、マイコンプログラミング等)

【こんな方も大歓迎!】

- ・電子工作の経験がある、または電子工作が好きな方。
- ・プログラミングや、電子回路、組み込みシステムを勉強したことがあってデジタル回路設計に興味がある方。
- ・PCやスマートフォンのようなデバイスが好きで、内部の仕組みに興味がある方。
- ・コンピュータが内部でどういう通信をしているか興味がある方。

内容

テーマ

1. シノプシスの検証ツール(VCS, Verdi) を使ってみる
2. RTL設計から検証のフローを体験する

プログラム概要

Day1 & Day2:

- ・Synopsysについての会社紹介
- ・IP Group R&D teamの紹介
- ・RTL設計・検証フローの簡単な説明

実習:インターフェースモジュールの設計と検証

1. 要求を理解しよう!
2. 仕様を考えよう!
3. 実装してみよう!
4. 検証と評価をしてみよう!

Wrap up

*内容については変更・追加の可能性がございます。

部門からのメッセージ

日本シノプ시스 IP Groupでは、夏期仕事体験プログラムを東京本社(二子玉川)のオフィスにて開催いたします!

IP Group R&D teamでは、世界中の様々な製品に組み込まれているインターフェースIPの開発を行っています。

R&D teamの一つである私たちは、世界各地に点在する他のチームと協調しながらDDRメモリコントローラーIPやPCI ExpressコントローラーIP等の開発に携わっています。

この仕事体験プログラムでは、私たちが日々行っている実際の業務に近い体験をすることができます。

皆様に世界を相手にできるモノづくりに携わる職場の雰囲気少しでも感じ取っていただけると嬉しいです。

また、若手社員とも交流することができ、ワークスタイルなど皆様が知りたいことを気軽に聞ける機会にもなっています。

みなさんのご応募 お待ちしています!!

【5】デジタル設計・検証コース(TSG アプリケーション エンジニア)

開催日時 2026年8月26日(水)

応募締切 2026年8月16日(日)

応募要件	<p>自然科学・工学・理学などの領域を履修された方で、テクノロジーやデジタル技術に興味・関心がある方。さらに以下のような素養やスキルを持つ方を求めています。</p> <p>【姿勢・能力】</p> <ul style="list-style-type: none">・課題に対して論理的に考え、自ら解決策を導き出せる問題解決能力がある方・チームメンバーや顧客と円滑に連携できるコミュニケーション能力がある方・生成AIをはじめとする新しい技術やツールに積極的に触れ、業務や研究への活用方法を自ら考えられる方・技術の変化に柔軟に対応し、学び続ける意欲がある方 <p>【知識・スキル】</p> <ul style="list-style-type: none">・プログラミング言語、スクリプト言語 (Python, TCLなど)・電子回路 (組み合わせ論理回路、FPGAやLSIの設計検証フロー, Verilog-HDL等による回路記述・検証)・組み込みシステム (OS, マイコンプログラミング等)・情報科学・計算科学 (アルゴリズム、自然言語処理、AIモデルの研究など)・生成AI・LLMに関連する技術や研究に携わっている、もしくは強い関心がある方・数学・統計学・データサイエンス (機械学習、最適化理論など)・生物・化学などの自然科学系の専攻であっても、AIやデータ解析技術に興味がある方 <p>【こんな方も大歓迎！】</p> <ul style="list-style-type: none">・AI、自動運転、ロボットに興味がある方。電子工作に興味がある方。・半導体上で動作する回路やソフトウェアが、実際にどのようにして設計・検証・実装されているのか、興味がある方。・外資系企業やシリコンバレーの企業に興味がある方。グローバルな環境で挑戦したい方。
------	--

仕事体験内容

テーマ	<ol style="list-style-type: none">1. シノプシスの主力ツール (VCS, Verdi, VC SpyGlass) の体験実習2. RTL設計から検証のフローの理解と実習
-----	---

プログラム概要	<p>SynopsysおよびTechnical Sales Groupの紹介、RTL 設計・検証フローの簡単な説明</p> <p>実習:</p> <ol style="list-style-type: none">1: RTL 設計・検証の入門2: CPU を題材とした論理設計と機能検証の体験実習3: FPGAベース・ハードウェア支援型検証 (ZeBu, HAPS)の説明とデモ <p>まとめ・総評</p> <p style="text-align: right;">*内容については変更・追加の可能性がございます。</p>
---------	---

部門からのメッセージ	<p>日本シノプシス・Technical Sales Groupでは、ワールドワイドに活躍している各国のアプリケーションエンジニアや開発部門、さらに営業部門、お客様と一体となり、システム設計からシリコン実装までのコンサルティングを行っています。日本シノプシスでは、業界をリードする革新的な技術やツールに触れることで、スキルアップやキャリアアップを実現し、大きく成長できる機会があります。また、グローバルな環境で多文化なチームと連携しながら、国際的な視点を養い、世界規模のプロジェクトに貢献することができます。このような環境で、最先端の技術に触れながらキャリアを築きたい方にとって、理想的な職場です。</p> <p>このコースでは私どもの主力ツールである“VCS”, “Verdi”に触れ、最先端技術開発に携わる職場の雰囲気を感じ取っていただける貴重な機会となっております。</p> <p>論理設計や検証に興味のある皆さんからの参加を心よりお待ちしております！</p>
------------	---

【2】ソフトウェア開発・研究コース(R&Dエンジニア)

開催日時 2026年8月28日(金) 10:00～17:00

応募締切 2026年8月19日(火)

応募要件

日本シノプシス・TPG/Mask Solutions & Smart Manufacturing,日本R&Dセンターでは、米国シノプシスを主導する形で半導体製造向けデータ処理ソフトウェアの研究/開発を行っています。ワールドワイドのエンジニア同士の交流で成長できる機会がたくさんあります。外資系IT企業の開発部門に興味のある学生の皆さんからの参加を幅広く募集します！

- *ソフトウェア業界、EDA業界に興味がある方
- *モノ作りが好きで、ソフトウェアアルゴリズムの研究開発に興味がある方
- *半導体設計に関する知識や弊社ツールの使用経験は一切不要です
- *C言語、Linux、並列処理に興味があれば大歓迎です
- *プログラミングが好きであれば、情報系や電子系の学部でもなくても大歓迎です

【今までのインターン参加者】

物理学、光学、情報系などバックグラウンドは様々です！

「丁寧に教えて頂いた」「フィードバックが嬉しかった」「専攻が半導体と関係ないので心配だったが、この会社に興味をもった」等の声を頂いております。

1day仕事体験内容

テーマ

1. シノプシスのツール「SmartMRC」を使ってみる
2. 簡単なC/C++アプリケーション作成を体験する

プログラム概要

午前

- ・ Synopsysについての紹介
- ・ 半導体製造におけるデータ処理フローの説明
- ・ 弊社ツールSmartMRCを使ってみよう

午後

- ・ アプリケーション作成の手順の説明
- ・ 簡単なアプリケーションを作ってみよう
- ・ 用意されたテンプレートを元にアプリ開発環境について学びます
- ・ C言語で図形を変形操作してその結果をViewerで確認します
- ・ コンパイル・リンクなどの開発フローを体験します
- ・ Wrap up

*内容については変更・追加の可能性がございます。

部門からのメッセージ

日本シノプシス・TPG/Mask Solutions & Smart Manufacturing,日本R&Dセンターでは、新卒採用を積極的に行っています！

実際にFace-to-Faceでの交流を行い、ソフトウェア開発を通したモノづくりの楽しさを一緒に体感してみませんか？

C/C++言語を用いた実習ですが、プログラム言語の初心者でも大丈夫です。

皆さんのご応募、お待ちしております！