

Applications Engineer (Digital Design Group) 正社員 募集要項

職務内容	<ul style="list-style-type: none">・Synopsysが販売するEDAツールに使用されるソフトウェア及びハードウェアの技術サポート・販売活動における技術支援、製品プレゼンテーション、デモンストレーション・顧客の課題解決に向けて、競合他社製品との差別化がはかれるソリューションの提案・EDAツールを用いた技術評価、Synopsysツールのフロー構築、顧客の設計プロジェクトサポート/技術問い合わせへの回答
応募要件	<p>【必須】</p> <ol style="list-style-type: none">1. 2022年3月に卒業予定の学生、もしくは第二新卒（既卒含む）【文理不問】 【業務未経験可】2. 日本語が第二外国語の場合、日本語検定N2レベル以上3. 以下のAからDのうち、いずれかの要件を満たすこと <p>A: Verilog HDL等を使用した、論理回路設計/検証経験がある</p> <p>B: プログラミング言語、スクリプト言語（オブジェクト指向言語の経験優遇）を使用したプログラム経験がある</p> <p>C: 電子回路（組み合わせ論理回路、FPGAやLSIの設計検証フローなど）の基礎知識がある</p> <p>D: 組み込みシステム（OS、マイコンプログラミングなど）の基礎知識がある</p> <p>【歓迎】</p> <ul style="list-style-type: none">・Synopsys製品もしくは他社EDA製品の使用経験・英語コミュニケーションスキル・Windows/Office (Word, Excel, PowerPoint)、Unixの基本オペレーションで支障の無いこと
会社情報	https://www.synopsys.com/ja-jp/japan/company.html
福利厚生等	https://www.synopsys.com/ja-jp/japan/careers/compensation-benefits.html