

1. 基本情報	
社名	日本シノプシス合同会社 (Nihon Synopsys G.K.)
住所	東京都世田谷区玉川2-21-1 二子玉川ライズ・オフィス 15階
担当	日本シノプシス インターンシップチーム
連絡先	E-mail : gakusei@synopsys.com
2. 会社概要	
従業員数	298名 (日本法人) / 約15,000名 (Worldwide) 2020年度末
設立	1986年12月 (Synopsys, Inc.)
代表者名	社長 職務執行者 藤井 公雄
事業規模	売上高 36.8億ドル (グループ連結/2020年度末)、NASDAQ上場
事業内容	<p>・ASIC/システムオンチップ(システムLSI)/メモリー等の半導体の設計/検証ツール (EDA: Electronic Design Automation) およびIPの開発、販売、保守ならびに設計コンサルティング業務</p> <p>・ソフトウェア開発において、高い品質とセキュリティを高効率で実現するための技術とツールの開発、販売、保守ならびにコンサルティング業務</p>
3. 開催概要	
応募対象卒業年度	2023年に高専、大学、大学院 (修士/博士) を卒業見込みの方
開催形式・実施場所	東京本社 (二子玉川)にて実習体験
開催日時	<b>2021年12月22日(水) 午前10:00 ~ 午後6:00</b>
応募要件	<p>【応募要件】</p> <p>数学、物理、化学などの自然科学領域や、電気・電子工学、計算機工学などの工学領域のいずれかを履修された方で、以下の応用分野を専攻している、もしくは深い関心がある方</p> <p>・プログラミング言語、スクリプト言語(Python、TCLなど)</p> <p>・電子回路 (組み合わせ論理回路、FPGAやLSIの設計検証フロー、Verilog-HDL等による回路記述・検証)</p> <p>・組み込みシステム (OS、マイコンプログラミング等)</p> <p>【必須要件】</p> <p>1. 2023年卒の高専学生・大学生・大学院生</p> <p>2. 日本語が第二外国語の場合、日本語検定N2レベル以上</p>
応募方法	<p>日本シノプシスHPよりエントリーシート(DDG版)をダウンロードし、gakusei@synopsys.com 宛に送付して下さい。</p> <p><a href="https://www.synopsys.com/ja-jp/japan/careers.html">https://www.synopsys.com/ja-jp/japan/careers.html</a></p> <p>書類選考後12月3日(金)までにご連絡をいたします。</p> <p>*ご記載いただいた個人情報、1day仕事体験以外の目的には使用いたしません。</p>
応募締切	<b>2021年11月30日(火) 23:59pm ※ リクナビ掲載中</b>
4. 1day仕事体験内容	
テーマ	<p>1. シノプシスのツール「Design Compiler」および「IC Compiler II」を使ってみる</p> <p>2. 論理合成から物理レイアウト設計工程を体験する</p>
プログラム概要 *内容は変更になる場合があります。	<p><b>1: SynopsysおよびDigital Design Groupの紹介、RTL2GDSフローの簡単な説明</b></p> <p><b>2: 実習</b></p> <p>(1) デジタル設計の入門</p> <p>1-1: 論理合成の入門</p> <p>1-2: 物理レイアウト設計の入門</p> <p>1-3: CPUを題材とした論理合成から物理レイアウト設計工程の体験実習</p> <p>【使用ツール】</p> <p>Design Compiler, IC Compiler II</p> <p><b>3: まとめ・総評</b></p>
Digital Design Groupからのメッセージ	<p>日本シノプシス Digital Design Groupでは、冬期1day仕事体験を二子玉川オフィスにて開催いたします!</p> <p>このコースでは私どもの主力ツールである「Design Compiler」、「IC Compiler II」に触れる、またとない貴重な実習体験ができます。1dayと短い時間ではありますが、皆様に最先端技術開発に携わる職場の雰囲気を感じ取っていただけると嬉しいです。</p> <p>みなさんのご応募 お待ちしています!!</p>

YES, If...