



年            月            日記入

フリガナ			アルファベット表記		写真
氏名					
生年月日		西暦                      年                      月                      日                      (                      歳)			
自宅 (現住所)	住所	〒			
	電話	(携帯／自宅)			
	メール	@ ( P C )			
	メール	@ (携帯)			
緊急連絡先	フリガナ			本人との 続柄	
	氏名				
	住所	〒		電話	

経歴（高校・大学・留学・インターンシップ・アルバイト歴など、枠が足りない場合は追加してください）			
年	月		
年	月		
年	月		
年	月		
年	月		
年	月		
研究室		研究室/ゼミ	語学 TOEIC点数など
サークル・趣味			

《 応募要件（以下二つの要件を満たすこと） 》

1. Verilog HDL等を使用した、論理回路設計/検証経験がある
2. プログラミング言語（C、C++、Perl、Tcl、Bash、php等）を使用したプログラム経験がある

※Windows/Office、Unixの基本オペレーションで支障の無いこと、コンピューターハードウェアの仕組みに興味があることが大前提です。

応募要件1の具体的な内容を記入して下さい。（設計物の機能仕様・性能、経験した設計工程、検証の実施とその内容等）

応募要件2の具体的な内容を記入して下さい。（設計物の要求仕様・性能、開発言語、どのような課題/動機で作成したか、その効果等）

弊社インターンシップに応募した理由は何ですか。

学生時代に取り組んだこと・自己PR・質問など何かございましたら自由にご記入ください。

**<アンケートにご協力ください> 当社のインターンシップに応募したきっかけを教えてください。（選択肢に○印、複数回答可）**

1. ユニキャリアを見て	2. リクナビを見て	3. 学校の掲示板/学内サイトを見て	4. 就職課で勧められて	5. 研究室・教授に勧められて
6. 先輩・友人に勧められて	7. 当社ホームページを見て	8. その他（                  ）		

\* 応募書類は返却いたしません。