

## Synopsys, Taiwan 訓練課程一覽表 (11/1, 2016 ~ 10/31, 2017)

課程代號	課程名稱	費用 NTD	2016		2017										
			Nov	Dec	Jan	Feb	Mar	Apr	May	June	July	Aug	Sep	Oct	
W 82	SystemVerilog Testbench	15000 (3天)		7-9 新竹					12-14 台北			26-28 新竹			
W 95	UVM 1.2	15000 (3天)				8-10 新竹					7-9 台北			20-22 新竹	
W 83	SystemVerilog Assertions	5000 (1天)						22 新竹							
W 102	Power-Aware Verification with VCS-NLP and UPF	5000 (1天)								16 新竹					
W 58	Formality (Functional Equivalence Checking)	10000 (2天)			19-20 新竹					18-19 台北				26-27 新竹	
W 40	Design Compiler	15000 (3天)			11-13 新竹					10-12 台北				13-15 新竹	
W 42	PrimeTime	15000 (3天)					22-24 新竹					21-23 新竹			18-20 台北
W 44	DFT Compiler	15000 (3天)						15-17 新竹					16-18 新竹		
W 45	TetraMAX	15000 (3天)							19-21 新竹					6-8 新竹	
W 98	Design Compiler 2 : Low Power	5000 (1天)								17 新竹					
W 47	IC Compiler Block-Level Implementation	15000 (3天)			18-20 台北					23-25 新竹			9-11 台北		18-20 新竹
W 99	IC Compiler II: SoC Design Planning	10000 (2天)						23-24 新竹							
W 101	IC Compiler II: Block-level Implementation	15000 (3天)					15-17 新竹		26-28 新竹		28-30 新竹				
W 76	PrimeRail	10000 (2天)			12-13 台北				13-14 新竹				24-25 新竹		
W 51	Star-RC	10000 (2天)	24-25 新竹				9-10 台北		11-12 新竹		14-15 台北		22-23 新竹		
W 60	Hspice Essentials	10000 (2天)		15-16 新竹						24-25 台北					26-27 新
W 92	CustomSim (XA)	5000 (1天)			11 台北						16 新竹				

課程代號	課程名稱	費用 NTD	Nov	Dec	Jan	Feb	Mar	Apr	May	June	July	Aug	Sep	Oct
W 96	FineSim	10000 (2天)					9-10 新竹						14-15 台北	
W 97	SiliconSmart	10000 (2天)			17-18 新竹						20-21 台北			

- 上課時間：9:30AM-12:00AM，13:30PM-17:00PM
- 台灣新思科技有限公司保有變更／取消課程之權利，任何課程異動或新課程增加，請參見本公司電子佈告欄：  
<http://www.synopsys.com/Company/officelocations/Taiwan/Pages/default.aspx>
- 訓練費用：每人天 NTD 5,000
- 報名方式：傳真報名 (03)5525883 (報名表請自行影印使用)
- 查詢電話：(03)5525880 ext. 30303 陳小姐