

ZeBu Server 4

ZeBu Server 4: 业内最快的硬件仿真系统



ZeBu Server 4 系统: 24亿门(左), 12亿门(右)

ZeBu Server 4

- 业内最快的硬件仿真系统, 性能是其他竞争产品的2 倍
- 业内容量最大的硬件仿真系统, 设计可扩展至190 亿门以上
- 总拥有成本为业内最低水平, 同时功耗降低了10 倍, 数据中心占用空间减半
- 相比竞争对手的仿真平台, 硬件可靠性无可匹敌
- 赋能开发汽车、5G、网络、人工智能和数据中心SoC 所需的复杂软件工作负载
- 提供软件创新, 从而实现更快速的编译、高级调试、功耗分析、仿真加速和混合仿真

ZeBu® Server 4 硬件仿真系统基于经过验证的ZeBu 快速仿真架构而构建, 仿真性能是同类竞争仿真解决方案的2 倍, 可实现SoC 验证和软件启动, 满足汽车、5G、网络、人工智能和数据中心SoC 的海量验证要求。ZeBu Server 4 的功耗降低了10 倍, 数据中心占用空间减少了一半, 总拥有成本为业界最低。此外, ZeBu Server 4 还提供软件创新, 能更快进行编译、高级调试、功耗分析、仿真加速和混合仿真。

欲了解更多信息, 请联系新思科技销售代表或访问: <https://www.synopsys.com/zh-cn/verification/emulation/zebu-server.html>

| ZeBu 硬件 | ZeBu Server 4—矮机架 | ZeBu Server 4—高机架 |
|------------|---|--|
| 最大容量 | 高达12亿门, 单一机架 | 高达24亿门, 单一机架 高达96亿门, 5个互联机架 高达192亿门, 10个互联机架 |
| 最大功耗 | 每十亿门 < 7 kW | 每十亿门 < 7 kW |
| 尺寸 | H: 147cm, W: 82cm, D: 129cm | H: 214cm, W: 82cm, D: 129cm |
| 重量 | < 200Kg | < 400Kg |
| ZeBu 软件 | | |
| 语言支持 | Verilog, VHDL, SystemVerilog, EDIF gate-level, SystemVerilog assertions, OVL, SystemC | |
| 使用模式 | 混合仿真, 仿真加速, 功耗分析, 可综合 test bench, 基于 transaction 仿真, in-circuit 仿真, 虚拟主机, 虚拟 tester | |
| 低功耗验证 | IEEE 1801 UPF, power domains, power gating, isolation, retention | |
| 功耗分析 | RTL级平均功耗, 门级平均功耗和 Cycle Power | |
| 调试 | View all signals anytime with unlimited waveform upload onto host, or limited waveform depth capture by using interactive/batch waveform reconstruction within Verdi | |
| 事务处理器与存储模型 | AMBA 5 CHI; AMBA 4/3 ACE/ACE-Lite, AXI/AXI-Lite, AHB/AHB-Lite, APB; MIPI CSI/DSI/I3C; PCIe Gen 4/3/2; Ethernet 1/10/25/40/50/100G/400G/AVB; CAN FD, LIN; HDMI, DP, Video In/Out; USB 3.x/2.x, MMC, SATA, SDIO, UFS 3/2; Flash: SPI, QSPI, ONFI, Hyperflash, and vendor specific DRAM: DDR4/3/2, LPDDR 4/3/2, DFI, GDDR5, GDDR6, HBM, HMC, PSRAM, EDRAM, WideIO/IO2 | |