



Synopsys Users Group JAPAN 2013

Keynote — キーノートスピーチ

未来予想が現実に ~IPがSoCを変える



イマジネーション・テクノロジーズ社
セグメント・マーケティング 部門
副社長
Amit Rohatgi 様

SoCは、膨大な機能や性能を、費用対効果の高い低電力なシングルチップ・ソリューションとして実現し、半導体や電子業界の姿を一変させました。そして見逃せないもう一つのパラダイム・シフト、それは今日のSoCに使われる主な機能ブロックのほとんどが、内製ではなくシリコンIPプロバイダーから提供されるようになったことです。本キーノートでは、キー・セグメントにおける注目すべき技術ならびに市場動向を考察し、どのようにIP産業が、将来ビジョンを現実に転換するための技術を開発し、継続的に強化するための手助けができるかについてご説明します。またGPUが、いかに最新アプリケーションだけでなく、デザイン・メントロジやプロセス・テクノロジにとっても新しい原動力となっているか、そしてヘテロジニアス・プロセッシングがユーザー・インターフェイス、ゲーム、マルチメディアなどの主要なユーザー・アプリケーションを処理するSoCのあり方を一変させているか解説しながら、最新SoCに使用される主な機能ブロックについてもご説明します。

10:00

10:40

Galaxy Success

G-1 DC Explorerならびに
DC GraphicalのMCUへの適用事例

ルネサス エレクトロニクス株式会社

Discovery Success

D-1 二大メガトレンドへの挑戦:
オートモーティブと
ARMベース・デザインへの道

米国シノプシス

SLD Success

S-1 レアアスレス・モータ制御のための
ソフトウェア実装技術の開発事例

株式会社サニー技研

IP Success

I-1 急速に立ち上がるDDR4市場に
対応するために ~DDR4規格解説と
弊社IPのご紹介

日本シノプシス合同会社

10:50

11:30

G-2 富士通セミコンダクターの
先端テクノロジの設計経験と
改善ポイント ~28nmのスズメ

富士通セミコンダクター株式会社

D-2 つながる、ひろがる ~Verdiを
さらに快適に。VIAを利用したVerdiの
活用術

日本シノプシス合同会社

S-2 次世代自動車システム向け
仮想開発環境 RH850 VDKについて

ルネサス エレクトロニクス株式会社
日本シノプシス合同会社

I-2 進化を続けるPCI Express®:
M-PCIe™(Mobile PCI Express)を中心に
最新の規格解説とシノプシスの取り組み

日本シノプシス合同会社

12:25

13:05

L-1 Lunch Session
※お弁当をご用意しております
PrimeTime Special Interest Group
(SIG) ~最新のECO手法

ルネサス エレクトロニクス株式会社
米国シノプシス

Lunch (お昼休憩) ※お弁当をご用意しております

D-3 MIPI®: CSI/DSI検証における
検証IP適用事例

CMエンジニアリング株式会社

S-3 Xilinx社 Virtex®-7搭載HAPS-70を用いた
複雑なSoCのプロトタイプ構築

英国シノプシス

TCAD Success

TCAD Sentaurus最新リリースの概要/
ロードマップならびにFinFET、メモリ、
イメージセンサ技術開発に対する
最新アプリケーション

13:15

▼

14:15

▼

14:25

▼

14:55

▼

14:55

▼

15:25

▼

15:35

▼

16:05

▼

16:25

▼

16:55

▼

16:55

▼

17:15

▼

17:15

▼

17:35

▼

17:35

▼

17:55

13:15

13:55

14:00

14:40

14:45

15:25

15:45

16:25

16:30

17:10

17:15

17:55

18:00

19:30

G-4 PrimeTime GCAを使った
デザイン制約のデバッグ時間短縮

日本シノプシス合同会社

G-5 DFTMAXのShared Codec IO機能を用いた
テストパターン圧縮効果
向上事例

パナソニック株式会社

G-6 28nmプロセスにおける
高速ARM® Cortex™-A15設計事例

富士通セミコンダクター株式会社

G-7 IC Compilerを用いた多電源MCUの
レイアウト設計事例紹介

ルネサス エレクトロニクス株式会社

G-8 Galaxyプラットフォーム統合利用
設計環境Orion DK開発 / 適用事例

株式会社 東芝 セミコンダクター & ストレージ 社
日本シノプシス合同会社

D-4 いつUVMやるか?今でしょ!
~画像処理回路を対象とした
UVM検証環境の導入事例

株式会社ベリフォア

D-5 絶対にブレない!! ZeBuとPA-MCOを
用いたHW/SW協調検証環境

株式会社リコー
日本シノプシス合同会社

D-6 PCI-Express®システム検証の
ブレークスルー ~ZeBu適用の勘所

コニカミノルタ株式会社

D-7 Functional Signoff: バグフリーの
検証品質を計測・向上させるプロセス

日本シノプシス合同会社

D-8 Certitudeを用いたIP検証環境の
品質改善

株式会社リコー

S-4 FPGAで300MHzを越えるための勘所。

株式会社エッチ・ディー・ラボ

S-5 Processor Designerを用いた
ベクトル処理型DSPの開発

株式会社富士通研究所

S-6 H/EV車のシステム設計・検証:
仮想サプライチェーンの重要性

米国シノプシス

S-7 Platform Architect MCOを用いた
仮想ネットワーク世界の構築

株式会社リコー

S-8 big.LITTLE™ 仮想環境の構築と
ソフトウェアプラットフォームの開発

富士通セミコンダクター株式会社

レセプション・パーティー (18:00~19:30)

もれなくプレゼント

まずは事前登録を



当日、アンケートにお答えいただいた
お客様全員に!

シノプシス特製 **PCメガネ**

レセプション・パーティー

お気軽にご参加ください

お食事・ドリンクをはさんで楽しい
ひとときを。

今年もやります!

- 豪華プレゼントが当たる
お楽しみ**抽選会!**
- 業界のキー・プレイヤーによる展示
Designer Community Expo